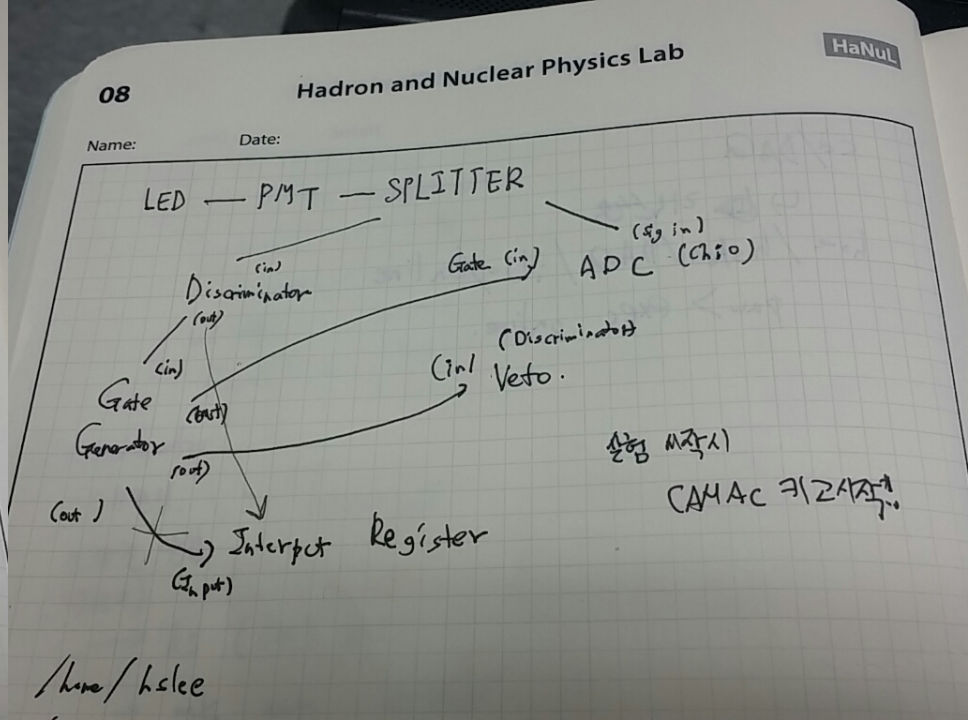
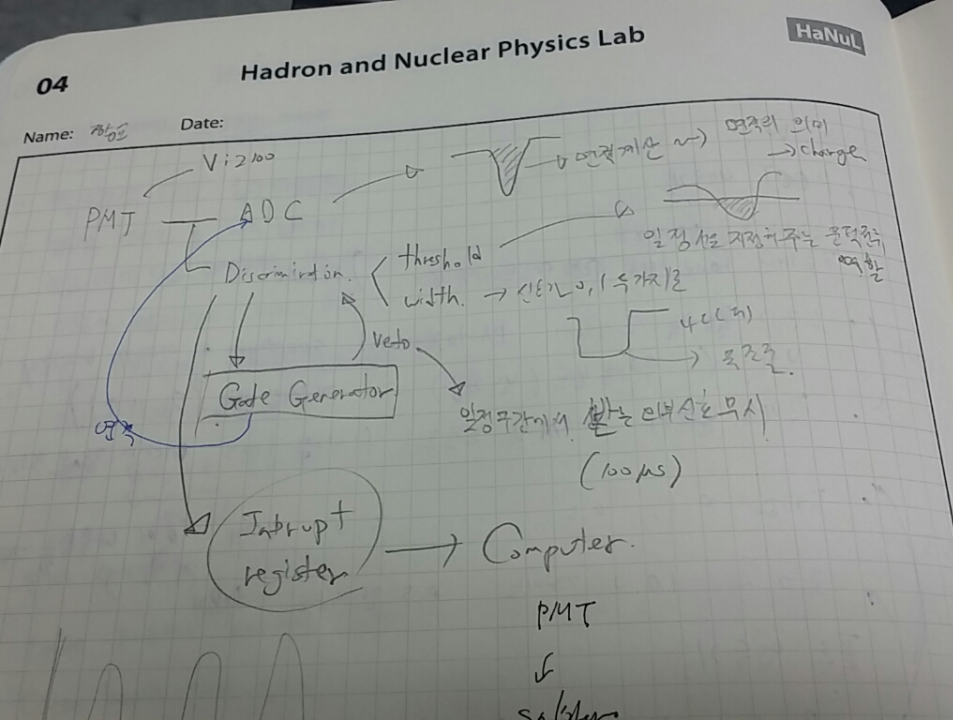


# 7/13(월) 발표자료

정승교, 김영준, 김주만, 강병민

# 1. 회로도 그리기



## 2.Delay cable

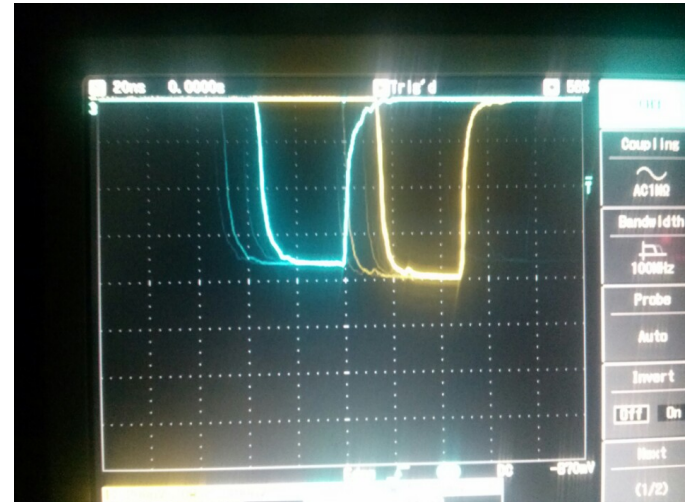
- Delay cable이 몇m에 얼마나 delay 되었는가?
- 10.4m 짜리가 49ns delay
- Cable 20.8m당 5%의 크기가 감소( 이길이보다 작으면 육안으로 측정이 힘들)

# 3.LED,HV

- LED: 사각파 pulse를 줌 1kHz(frequency)
- High level-1.7V low level-0V
- Width- 20ns
- Edge time (5ns)
- HV-의 경우 2100-2200V사이를 사용

# 4.Module

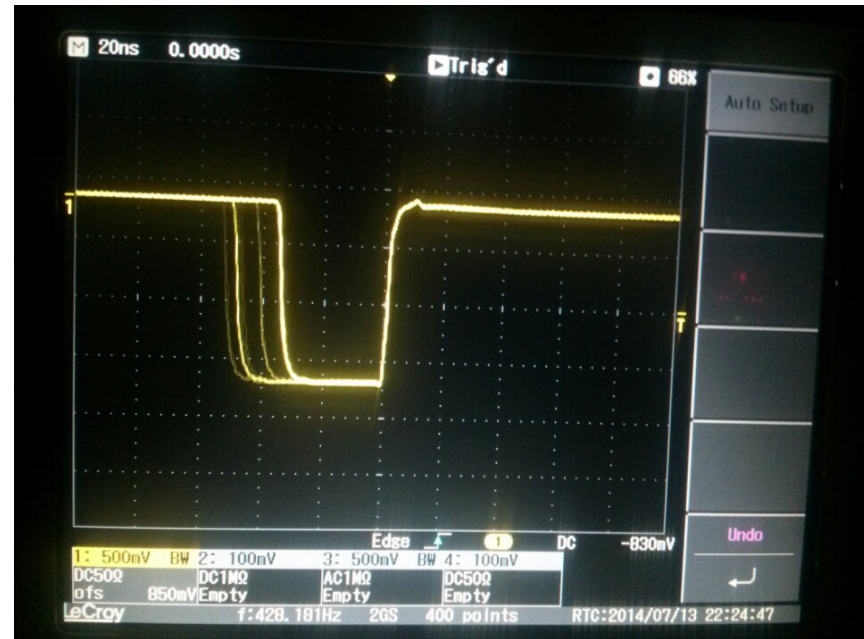
- Cable의 delay 측정(20.8m)



다 통과한 후 (Gate까지 지남)  
y축의 크기 200mV 4칸 크기



- Discriminator 통과한
- 신호 (크기는  $500\text{mV} \times 3$ )



- PMT에서 직결신호
- 크기는 (1150mV)

- PMT에서 직결신호
- 크기는 (1150mV)

- Splitter에서 나뉜 신호
- (크기는 500mV)

